

大見研究室 和文 論文リスト

2009 年

- 1212 (W) 諏訪智之、荒谷崇、樋口正顕、須川成利、池永英司、牛尾二郎、野平博司、寺本章伸、大見忠弘、服部健雄、「角度分解光電子分光法によるシリコン窒化膜/シリコン基板界面に形成される構造遷移層に関する研究」、ゲートスタック研究会－材料・プロセス・評価の物理－第 14 回研究会、((社)応用物理学会 薄膜・表面物理分科会/シリコンテクノロジー分科会共催)、pp.117-120、2009 年 1 月。
- 1213(W) 宮本直人、大見忠弘、「大規模回路エミュレーション用 90nm CMOS マルチコンテキスト FPGA の遅延評価」、電子情報通信学会技術研究報告、Vol.108、No.412、VLSI 設計技術、(電子情報通信学会)、VLD2009-119、pp.165-170、2009 年 1 月。
- 1214(M) 宮本直人、半澤克彦、大見忠弘、「超解像度画像処理用位相限定関連プロセッサ」、VDEC 東京大学大規模集積システム設計教育研究センター年報、(東京大学)、pp.181、2009 年 8 月。
- 1215(B) 大見忠弘、後藤哲也、上野光保、林昌彦、塚田啓介、小西幹郎、安藤和人、高橋健太郎、「第 8 章 第 2 節 各種バックライト用光源の技術的課題、最新動向－HCFLの高効率化と長寿命化」、谷口彰敏発行、LEDおよび各種光源別バックライトの性能向上技術～技術課題と高輝度化、高効率化、低コスト化等～、(㈱情報機構)、pp.219-235、2009 年 8 月。
- 1216(W) 中尾幸久、黒田理人、田中宏明、寺本章伸、須川成利、大見忠弘、「 n^+ 、 p^+ -Si 領域に最適なシリサイドを用いた高電流駆動能力トランジスタ」、電子情報通信学会技術研究報告、Vol.109、No.257、シリコン材料・デバイス、(電子情報通信学会)、SDM2009-117、pp.1-6、2009 年 10 月。
- 1217(W) 吉川和博、大橋朋貢、吉田達朗、根本剛直、大見忠弘、「3 次元チップ積層のためのウエットエッチングによるシリコンウェーハの薄化技術」、電子情報通信学会技術研究報告、Vol.109、No.257、シリコン材料・デバイス、(電子情報通信学会)、SDM2009-120、pp.15-19、2009 年 10 月。
- 1218(W) 藤澤孝文、阿部健一、渡部俊一、宮本直人、寺本章伸、須川成利、大見忠弘、「大規模アレイTEGを用いた長時間測定によるランダム・テレグラフ・シグナルの統計的評価」、電子情報通信学会技術研究報告、Vol.109、No.257、シリコン材料・デバイス、(電子情報通信学会)、SDM2009-123、pp.31-36、2009 年 10 月。
- 1219(W) 諏訪智之、寺本章伸、大見忠弘、服部健雄、木下豊彦、室隆桂之、加藤有香子、「ラジカル酸化法により形成した SiO_2/Si 界面に形成される構造偏移層に関する研究」、電子情報通信学会技術研究報告、Vol.109、No.257、シリコン材料・デバイス、(電子情報通信学会)、SDM2009-134、pp.77-80、2009 年 10 月。
- 1220(F) 鈴木克昌、石原良夫、迫田薫、白井泰雪、大見忠弘、渡辺高行、伊藤隆司、「フッ素固定式パーフルオロ化合物(PFCs)除害システム」、真空、Vol.52、No.11、(日本真空協会)、pp.624-628、2009 年 11 月。